

AU.06		TECHNIQUES D'IMPLEMENTATION SUR LES COMPOSANTS F.P.G.A			
Objectifs : <i>Présenter les outils et moyens permettant le développement et la réalisation de différentes implémentations sur les systèmes reconfigurables type FPGA.</i>					
Public concerné		Pré-requis			
<i>Ingénieurs et Magister</i>		<ul style="list-style-type: none"> - <i>Electronique digitale</i> - <i>Logique</i> - <i>Programmation en langage C.</i> 			
Niveau	Session (s)	Durée	Début	Fin	Volume horaire
<i>II</i>	<i>1</i>	<i>3 jours</i>	<i>9h</i>	<i>16h</i>	18 Heures
Répartition du volume horaire					
<i>15 h de cours ; 03 h de TP</i>					
Contenu du programme					
<ul style="list-style-type: none"> <i>I- Les circuits FPGAs</i> <ul style="list-style-type: none"> - <i>Caractéristiques</i> - <i>Architecture</i> - <i>Programmation</i> <i>II- Le langage VHDL</i> <ul style="list-style-type: none"> - <i>Introduction</i> - <i>Logique combinatoire</i> - <i>Logique séquentielle</i> - <i>Graphe d'état</i> <i>III- L'environnement de développement ISE</i> <ul style="list-style-type: none"> - <i>Conception</i> - <i>Simulation et de vérification</i> - <i>Synthèse</i> - <i>Placement et routage</i> <i>IV- Le langage Handel-C</i> <ul style="list-style-type: none"> - <i>Principe du langage Handel-C</i> - <i>Comparaison Handel-C / VHDL</i> <i>V- L'outil de conception DK</i> <i>VI- Exemple d'implémentation</i> <ul style="list-style-type: none"> - <i>L'implémentation d'un PID</i> - <i>L'implémentation d'un réseau de neurones artificiels</i> 					
Enseignant responsable du stage		Enseignant		Coût du stage (en H.T.)	
<i>M. CH. BENBOUCHAMA. (EMP)</i>		<i>M. S. SAKHI (EMP)</i>		<i>15000,00 DA</i>	